

Документ подписан простой электронной подписью

Информация о владельце:

ФИО: Карпова Елизавета Александровна

Должность: директор

Дата подписания: 24.07.2026 16:54:13

Уникальный программный ключ:

ad9053b6a9e639199a21a41d1a80dd3f5c40650966aaf85dff11a7fd7d02ebad



СОЦИАЛЬНО-ТЕХНОЛОГИЧЕСКИЙ КОЛЛЕДЖ
АВТОНОМНАЯ НЕКОММЕРЧЕСКАЯ ОРГАНИЗАЦИЯ
ПРОФЕССИОНАЛЬНОГО ОБРАЗОВАНИЯ

Архитектура компьютерных систем

рабочая программа дисциплины (модуля)

Закреплена за кафедрой **Цикловая комиссия по информатике и информационной безопасности**

Учебный план **09.02.01 КОМПЬЮТЕРНЫЕ СИСТЕМЫ И КОМПЛЕКСЫ**

Учебный год начала подготовки **2026-2027**

Квалификация **специалист по компьютерным системам**

Форма обучения **очная**

Часов по учебному плану	76	Виды контроля в семестрах: экзамены 3
в том числе:		
аудиторные занятия	34	
самостоятельная работа	42	

Распределение часов дисциплины по семестрам

Семестр (<Курс>.<Семестр на курсе>)	3 (2.1)		Итого	
Неделя	17			
Вид занятий	уп	рп	уп	рп
Лекции	17	17	17	17
Практические	17	17	17	17
Итого ауд.	34	34	34	34
Контактная работа	34	34	34	34
Сам. работа	42	42	42	42
Итого	76	76	76	76

Рабочая программа дисциплины

Архитектура компьютерных систем

разработана в соответствии с ФГОС:

Федеральный государственный образовательный стандарт среднего профессионального образования по специальности
09.02.01 КОМПЬЮТЕРНЫЕ СИСТЕМЫ И КОМПЛЕКСЫ (приказ Минобрнауки России от 25.05.2022 г. № 362)

составлена на основании учебного плана:

09.02.01 КОМПЬЮТЕРНЫЕ СИСТЕМЫ И КОМПЛЕКСЫ

утвержденного на заседании Педагогического Совета АНО ПО "СТК" 26.02.2026 протокол № 5.

1. ЦЕЛИ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1.1	В результате освоения учебной дисциплины студент должен уметь:
1.2	☐ получать информацию о параметрах компьютерной системы;
1.3	☐ подключать дополнительное оборудование и настраивать связь между элементами
1.4	компьютерной системы;
1.5	☐ производить инсталляцию и настройку программного обеспечения компьютерных
1.6	систем.
1.7	В результате освоения учебной дисциплины «Архитектура компьютерных систем» студент
1.8	должен знать:
1.9	☐ базовые понятия и основные принципы построения архитектур вычислительных систем;
1.10	☐ типы вычислительных систем и их архитектурные особенности;
1.11	☐ организацию и принцип работы основных логических блоков компьютерных систем;
1.12	☐ процессы обработки информации на всех уровнях компьютерных архитектур;
1.13	☐ основные компоненты программного обеспечения компьютерных систем;
1.14	☐ основные принципы управления ресурсами и организации доступа к этим ресурсам.
1.15	Учебная дисциплина «Архитектура компьютерных систем» входит в цикл ОП и служит
1.16	основой для изучения учебных дисциплин профессионального цикла.
1.17	Изучение дисциплины способствует формированию у техника-программиста следующих
1.18	общих и профессиональных компетенций:
1.19	ОК 1. Понимать сущность и социальную значимость своей будущей профессии, проявлять
1.20	к ней устойчивый интерес.
1.21	ОК 2. Организовывать собственную деятельность, выбирать типовые методы и способы
1.22	выполнения профессиональных задач, оценивать их эффективность и качество.
1.23	ОК 3. Принимать решения в стандартных и нестандартных ситуациях и нести за них
1.24	ответственность.
1.25	ОК 4. Осуществлять поиск и использование информации, необходимой для эффективного
1.26	выполнения профессиональных задач, профессионального и личностного развития.
1.27	ОК 5. Использовать информационно-коммуникационные технологии в профессиональной
1.28	деятельности.
1.29	ОК 6. Работать в коллективе и в команде, эффективно общаться с коллегами, руководством,
1.30	потребителями.
1.31	ОК 7. Брать на себя ответственность за работу членов команды (подчиненных), за результат
1.32	выполнения заданий.
1.33	ОК 8. Самостоятельно определять задачи профессионального и личностного развития,
1.34	заниматься самообразованием, осознанно планировать повышение квалификации.
1.35	ОК 9. Ориентироваться в условиях частой смены технологий в профессиональной
1.36	деятельности.
1.37	ПК 1.1 Выполнять разработку спецификаций отдельных компонент.
1.38	ПК 1.2 Осуществлять разработку кода программного продукта на основе готовых
1.39	спецификаций на уровне модуля.
1.40	ПК 2.3 Решать вопросы администрирования базы данных.
1.41	ПК 2.4 Реализовывать методы и технологии защиты информации в базах данных.
1.42	ПК 3.1. Анализировать проектную и техническую документацию на уровне взаимодействия
1.43	компонент программного обеспечения.
1.44	ПК 3.2. Выполнять интеграцию модулей в программную систему.
1.45	ПК 3.4. Осуществлять разработку тестовых наборов и тестовых сценариев.
1.46	Для успешного результата освоения программы дисциплины обучающимися необходимо
1.47	предварительное овладение знаниями, полученными при изучении перечисленных дисциплин
1.48	профессиональной подготовки: Информатика.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП

Цикл (раздел) ООП:	ОП
--------------------	----

2.1	Требования к предварительной подготовке обучающегося:
2.1.1	Производственная практика (практика по получению профессиональных умений и опыта профессиональной деятельности)
2.1.2	Документоведение
2.1.3	Правовые основы прикладной информатики
2.1.4	Информационная безопасность
2.1.5	Производственная практика (научно-исследовательская работа)
2.1.6	Учебная практика (практика по получению первичных профессиональных умений и навыков, в том числе первичных умений и навыков научно-исследовательской деятельности)
2.2	Дисциплины и практики, для которых освоение данной дисциплины (модуля) необходимо как предшествующее:
2.2.1	Защита выпускной квалификационной работы, включая подготовку к процедуре защиты и процедуру защиты
2.2.2	Подготовка к сдаче и сдача государственного экзамена
2.2.3	Производственная практика (преддипломная практика)
2.2.4	Проектирование управляющих программ компьютерных систем и комплексов
2.2.5	Проектирование цифровых систем
2.2.6	Освоение рабочей профессии "Оператор электронно-вычислительных и вычислительных машин"

3. КОМПЕТЕНЦИИ ОБУЧАЮЩЕГОСЯ, ФОРМИРУЕМЫЕ В РЕЗУЛЬТАТЕ ОСВОЕНИЯ ДИСЦИПЛИНЫ (МОДУЛЯ)

ОК 01.: Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;

ПК 3.1.: Проводить контроль параметров, диагностику и восстановление работоспособности цифровых устройств компьютерных систем и комплексов.

ПК 3.2.: Проверять работоспособность, выполнять обнаружение и устранять дефекты программного кода управляющих программ компьютерных систем и комплексов.

ОК 02.: Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности;

В результате освоения дисциплины обучающийся должен

3.1	Знать:
3.1.1	☐ базовые понятия и основные принципы построения архитектур вычислительных систем;
3.1.2	☐ типы вычислительных систем и их архитектурные особенности;
3.1.3	☐ организацию и принцип работы основных логических блоков компьютерных систем;
3.1.4	☐ процессы обработки информации на всех уровнях компьютерных архитектур;
3.1.5	☐ основные компоненты программного обеспечения компьютерных систем;
3.1.6	☐ основные принципы управления ресурсами и организации доступа к этим ресурсам
3.2	Уметь:
3.2.1	☐ получать информацию о параметрах компьютерной системы;
3.2.2	☐ подключать дополнительное оборудование и настраивать связь между элементами
3.2.3	компьютерной системы;
3.2.4	☐ производить установку и настройку программного обеспечения компьютерных
3.2.5	систем
3.3	Владеть:
3.3.1	Понимать сущность и социальную значимость своей будущей профессии, проявлять
3.3.2	к ней устойчивый интерес.
3.3.3	Организовывать собственную деятельность, выбирать типовые методы и способы
3.3.4	выполнения профессиональных задач, оценивать их эффективность и качество.
3.3.5	Принимать решения в стандартных и нестандартных ситуациях и нести за них
3.3.6	ответственность.
3.3.7	Осуществлять поиск и использование информации, необходимой для эффективного
3.3.8	выполнения профессиональных задач, профессионального и личностного развития.

3.3.9	Использовать информационно-коммуникационные технологии в профессиональной
3.3.10	деятельности.

4. СТРУКТУРА И СОДЕРЖАНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)			
Код занятия	Наименование разделов и тем /вид занятия/	Семестр / Курс	Часов
	Раздел 1. Системная архитектура как развернутая структура информационных процессов		
1.1	Способы представления различных видов информации в ЭВМ. Стандарты в области кодирования различных видов информации для обработки в ЭВМ (JPEG.MPEG и др.) /Лек/	3	2
1.2	Системы счисления, используемые в ЭВМ. Перевод чисел из одной системы счисления в другую.Формы представления чисел в ЭВМ: естественная и нормализованная (экспоненциальная).Машинные коды.Операции над числами в прямом двоичном, восьмеричном и шестнадцатеричном кодах. Надёжность кодирования данных /Лек/	3	4
1.3	Практическая работа №1 "Арифметические основы ЭВМ. Внутреннее представление чисел в ЭВМ." /Ср/	3	2
1.4	Представление графических данных. Представление звуковых и видеоданных /Ср/	3	7
	Раздел 2.		
2.1	Бизнес-архитектура и архитектура информации /Лек/	3	2
2.2	Информационные технологии в бизнесе. ИТ-бюджет и новые технологии /Лек/	3	2
2.3	Проект разомкнутой информационной системы предприятия (организации) /Пр/	3	4
2.4	Бизнес-архитектура и архитектура информацииИнформационные технологии в бизнесе. ИТ-бюджет и новые технологии /Ср/	3	6
2.5	Архитектура вычислительной машины фон Неймана.Основные законы и тождества булевой алгебры.Основные логические элементы. Условное графическое обозначение (УГО) элементов, таблица истинности, временная диаграмма работы. Понятие базиса.Табличное задание логической функции (таблица истинности) и её аналитическая запись (СДНФ,СКНФ).Минимизация логических функций. Карты Вейча.Комбинированная схема сумматора /Лек/	3	1
2.6	Практическая работа №2 "Изучение принципа работы логических элементов" Практическая работа №3 "Минимизация логических выражений с использованием карт Вейча." Практическая работа №4 "Изучение принципа построения одноразрядного сумматора /Пр/	3	4
2.7	Гарварская архитектура ЭВМ.Построение логических схем и построение таблиц работы схем.Минимизация логических элементов Построение комбинационных схем по заданной таблице состояний. /Ср/	3	10
2.8	Схемы декодирования и мультиплексирования. Триггеры. Классификация триггеров. Асинхронный и асинхронный RS -триггер.Регистры. Назначение. Классификация. Регистры параллельного действия.Счётчики. Назначение. Классификация. /Лек/	3	2
2.9	Практическая работа №5 "Изучение принципа работы полного дешифратора."Практическая работа №6 "Изучение принципа работы компаратора."Практическая работа №7 "Изучение принципа работы регистров параллельного и последовательного действия." /Пр/	3	3
2.10	D, T, RS-однотактные триггеры. Таблицы работы, построение временных диаграмм работы.Регистры последовательного действия. Сдвигающие регистры.Реверсивные счётчики. /Ср/	3	5
2.11	ноготинная архитектура. Технические характеристики. Основные типы шин /Лек/	3	2
2.12	Практическая работа №16 "Изучение архитектуры системной платы." Практическая работа №17 "Внутренние интерфейсы системной платы." Практическая работа №18 "Параллельные и последовательные порты и особенности их работы /Пр/	3	4
2.13	Периферийные устройства ПК. Основные типы шин. Чипсет. /Ср/	3	4
2.14	Программирование плат Arduino с помощью пакета для визуального программирования ArduBlok на примере движущегося робота. /Лек/	3	2
2.15	Практическая работа №20 "Плавное мигание внешним светодиодом." /Пр/	3	2

2.16	Программирование микроконтроллеров. Сравнительные характеристики современных микроконтроллеров. /Ср/	3	2
2.17	/Экзамен/	3	6

5. ОЦЕНОЧНЫЕ СРЕДСТВА

5.1. Вопросы для самоконтроля и текущей аттестации

Прямой и дополнительный код числа. Операции над числами с фиксированной и плавающей запятой

2 Цифровые вычислительные системы

Архитектура и принципы работы основных логических блоков вычислительных систем

2 Виды микропроцессоров.

2 Функции и характеристики микропроцессоров

2 Однопроцессорные и многопроцессорные ВС

2 Организация вычислений в вычислительных системах.

2 Параллелизм и конвейеризация вычислений.

Особенности реализации ЭВМ на базе микропроцессов архитектуры CISC

2 Микропроцессоры с архитектурой RISC.

2 Многоядерные процессоры

2 Режимы работы процессора.

2 Реальный и защищенный режимы.

2 Основы программирования процессора.

3 Набор микросхем системной логики (чипсет)

3 Системная шина ЭВМ, виды шин

3 Организация оперативной памяти ЭВМ

3 Внешняя и постоянная память ЭВМ.

3 Взаимодействие внутренних компонентов ЭВМ

3 Система прерываний. Тактовый генератор ЭВМ Принцип последовательной и параллельной передачи информации.

Электропитание ЭВМ. Защита оборудования ЭВМ

3 Электропитание ЭВМ. Защита оборудования ЭВ

Формальная, неформальная, внеформальная оргструктура.

Оргструктура, ориентированная на бизнес-процессы.

Вектор технологического развития.

Информационные технологии.

Интегрированная информационная среда (ИИС) организации.

Развитие CALS-технологий.

Этапы формирования архитектуры предприятия.

Формирование сбалансированной системы показателей.

Система бизнес-процессов организации.

Графическое моделирование бизнес-процессов.

Методология IDEF0.

Оценить риски разработки архитектуры предприятия IT-управления.

Что такое архитектура бизнеса?

В чем заключается подход Захмана к архитектуре предприятия? 24. Что означает понятие архитектура предприятия?

На какие вопросы отвечает модель архитектуры предприятия?

Из каких этапов состоит цикл разработки архитектуры?

Для чего предназначены процессы соответствия?

Чем отличаются определения процесса различных школ?

Что такое документирование процесса?

Как классифицируются процессы?

В чем состоит цикл управления процессами?

Каковы основные понятия системного анализа?

Перечислите основные методологии описания деятельности.

Что такое бизнес-инжиниринг?

Расскажите об особенностях инструментальной системы ARIS.

Расскажите об особенностях инструментальной системы BPWin.

Расскажите об особенностях графического редактора Visio.

Назовите основные принципы выделения бизнес-процессов.

В чем состоят методы анализа процессов?

В чем сущность реинжиниринга?

Что такое совершенствование процессов?

В чем отличие зрелых и незрелых организаций?

Опишите концепцию управления бизнес процессами (Business Process Management) и ее составные части.

Охарактеризуйте составные части цикла управления процессами.

Перечислите и обоснуйте основные элементы архитектуры предприятия по разработке ПО.

Модель архитектуры CAFCR (Philips).

Модель архитектуры «Гауди» (Philips).

Модель RM-ODP (ISO).
 Архитектура DoDAF (Министерство обороны США).
 Методика построения архитектуры C4ISR (Министерство обороны США).
 Архитектура TEAF (казначейство США).
 Методика FEAF (федеральная архитектура правительства США).
 Метод планирования архитектуры организации EAP.
 Методика разработки SAM.
 Модели «4+1».
 Методика NASCIO.
 Методики TOGAF.
 Методики META Group.
 Архитектурные методики Gartner.
 Модель Зиндера.

5.2. Темы письменных работ (контрольных и курсовых работ, рефератов)

Не предусмотрены.

5.3. Оценочные средства для промежуточной аттестации

Контрольный тест 1 вариант

1. Какой буквой обозначается двоичная система?
 - а. В;
 - б. О;
 - в. Q;
 - г. Н.
2. Обратный код числа получают по следующему алгоритму:
 - а. Устанавливают единицу в знаковом разряде числа, а к значащим разрядам числа прибавляют единицу;
 - б. Устанавливают ноль в знаковом разряде числа, а к значащим разрядам числа прибавляют единицу;
 - в. Устанавливают единицу в знаковом разряде числа, а значащие разряды числа заменяют на инверсные;
 - г. Устанавливают ноль в знаковом разряде числа, а значащие разряды числа заменяют на инверсные.
3. Какую закономерность отмечает закон Мура?
 - а. Рост стоимости процессоров каждые 3 года;
 - б. Уменьшение технологического процесса в два раза каждые 2 года;
 - в. Рост количества инвестиций, вложенных в отрасль, каждые 2 года;
 - г. Увеличение быстродействия процессоров и емкости жестких дисков каждые 2 года.
4. Каково назначение интерфейса?
 - а. Ликвидация помех при передаче данных;
 - б. Преобразование данных в шине управления;
 - в. Выбор принтера;
 - г. Сопряжение объектов с различными характеристиками.
5. Адресное пространство микропроцессора определяется:
 - а. Разрядностью шины данных;
 - б. Произведением тактовой частоты на разрядность шины адреса;
 - в. Разрядностью шины адреса;
 - г. Совокупной разрядностью всех шин микропроцессора.
6. Микропроцессоры типа MISC обладают:
 - а. Полным набором команд;
 - б. Набором сверхдлинных команд;
 - в. Сокращенным набором команд;
 - г. Минимальным набором команд.
7. Дешифратор служит для:
 - а. определения кода операции текущей команды;
 - б. вычисления и хранения адреса команды;
 - в. пересылки результата в оперативную память;
 - г. записи и временного хранения адресов, операндов, команд.

Контрольный тест 2 вариант

1. Чему равно десятичное число 16 в шестнадцатеричной системе счисления?
 - а. 10;
 - б. F;
 - в. 11;
 - г. A.
2. Микропроцессоры типа VLIW обладают:
 - а. Полным набором команд

- б. Набором сверхдлинных команд;
 - в. Сокращенным набором команд;
 - г. Минимальным набором команд.
3. Регистры – это:
- а. Физические каналы передачи сигналов;
 - б. Быстродействующие ячейки памяти различной длины;
 - в. Схемы сопряжения подключения к микропроцессору кэш-памяти;
 - г. Ячейки оперативной памяти фиксированной длины.
4. К какому классу относятся ВС конвейерного типа?
- а. SISD (ОКОД);
 - б. SIMD (ОКМД);
 - в. MISD (МКОД);
 - г. MIMD (МКМД).
5. В какой архитектуре ВС группа процессоров работает с общей оперативной памятью?
- а. Симметричная мультипроцессорная архитектура (SMP);
 - б. Асимметричная мультипроцессорная архитектура (ASMP);
 - в. Массивно-параллельная мультипроцессорная архитектура (MPP);
 - г. Гибридная мультипроцессорная архитектура (NUMA);
 - д. Кластерная мультипроцессорная архитектура.
6. Что из перечисленного не входит в состав системы памяти ПК?

11

- а. Кэш-память;
 - б. Оперативная память;
 - в. Сверхоперативная память;
 - г. Относительная память.
7. Из чего состоит ячейка динамической памяти?
- а. 1 транзистора;
 - б. 1 транзистора и 1 конденсатора;
 - в. 4-6 транзисторов.

Контрольный тест 3 вариант

1. Общий вид числа в форме с плавающей запятой:
- а. $N = \pm MP \pm r$
 - б. $N = \pm MP \pm r$
 - в. $N = \pm M(P \pm r)$
 - г. $N = M - Pr$
2. К какому классу относятся ВС, используемые в крупных вычислительных центрах?
- а. SISD (ОКОД);
 - б. SIMD (ОКМД);
 - в. MISD (МКОД);
 - г. MIMD (МКМД).
3. В какой архитектуре ВС каждый процессор имеет собственную оперативную память?
- а. Симметричная мультипроцессорная архитектура (SMP);
 - б. Асимметричная мультипроцессорная архитектура (ASMP);
 - в. Массивно-параллельная мультипроцессорная архитектура (MPP);
 - г. Гибридная мультипроцессорная архитектура (NUMA);
 - д. Кластерная мультипроцессорная архитектура.
4. Какую длину имеет двойное слово в структуре памяти ЭВМ?
- а. 1 байт;
 - б. 2 байта;
 - в. 4 байта;
 - г. 8 байт.
5. Что используется для хранения длинных чисел и адресных пар?
- а. Байт;
 - б. Слово;
 - в. Двойное слово;
 - г. Регистр флагов.
6. На рисунках представлены принципиальные схемы ячеек памяти статического и динамического типа. Укажите их названия под рисунками.

12

7. Что является недостатком статической памяти?
- а. Малое время хранения заряда конденсатора;
 - б. Большое время хранения заряда конденсатора;
 - в. Отсутствие регенерации ячеек памяти;
 - г. Высокая стоимость ячейки памяти.

Контрольный тест 4 вариант

1. Микропроцессоры типа CISC обладают:

- а. Полным набором команд
- б. Набором сверхдлинных команд;
- в. Сокращенным набором команд
- г. Минимальным набором команд.

2. Наличие встроенной КЭШ-памяти позволяет:

- а. сглаживать различия в скорости работы более медленных устройств (память) с более быстрыми (микропроцессор);
- б. выполнять операции с плавающей запятой;
- в. определять оптимальную последовательность действий процессора;
- г. генерировать последовательность управляющих импульсов.

3. Какое количество информации хранится в одной ячейке памяти статического типа?

- а. 1 бит;
- б. 2 бита;
- в. 6 бит;
- г. 1 байт.

4. Каким сигналом синхронизируется адрес строки?

- а. CAS;
- б. RAS;
- в. LAS;
- г. FAS.

5. Какая ячейка памяти является наименьшей из адресуемых?

- а. Бит;
- б. Байт;

13

- в. Слово;
- г. Двойное слово.

6. Каков размер сегмента памяти в реальном режиме работы процессора?

- а. 16 байт;
- б. 16 Кбайт;
- в. 64 байт;
- г. 64 Кбайт.

7. Технология постоянной линейной скорости в CD-приводах обозначается:

- а. CLV;
- б. CAV;
- в. P-CAV.
- г. TrueX.

Контрольный тест 5 вариант

1. Микропроцессоры типа RISC обладают:

- а. Полным набором команд
- б. Набором сверхдлинных команд;
- в. Сокращенным набором команд
- г. Минимальным набором команд.

2. Процесс восстановления содержимого памяти динамического типа называется:

- а. Презентация;
- б. Реабилитация;
- в. Регенерация;
- г. Ревальвация.

3. В каких микросхемах ПЗУ информация удаляется с помощью ультрафиолетового излучения?

- а. PROM;
- б. EPROM;
- в. EEPROM.

4. Какое преобразование выполняет инвертор в источниках бесперебойного питания?

- а. Преобразует постоянный ток в переменный;
- б. Преобразует переменный ток в постоянный;
- в. Преобразует напряжение из 220В в 12В.

5. Какое название носит архитектура ЭВМ, представленная на схеме

6. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)			
6.1. Рекомендуемая литература			
6.1.1. Основная литература			
	Авторы, составители	Заглавие	Издательство, год, эл. адрес
Л1.1	Абрамова Л. В.	Инструментальные средства информационных систем: Учебники и учебные пособия для ВУЗов	Архангельск: САФУ, 2013 https://biblioclub.ru/index.php?page=book_red&id=436131&sr=1
6.1.2. Дополнительная литература			
	Авторы, составители	Заглавие	Издательство, год, эл. адрес
Л2.1	Жданов С.А., Соболева М.Л., Алфимова А.С.	Информационные системы: Учебник	М.: Прометей, 2015 http://biblioclub.ru/index.php?page=book&id=426722&sr=1
6.2.1 Перечень программногo обеспечения			
6.3.1.1	Microsoft Windows, OpenOffice, доступ в сеть Интернет.		
6.2.2 Перечень информационных справочных систем и ресурсов сети Интернет			

7. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ (МОДУЛЯ)	
7.1	Специальные помещения представляют собой учебные аудитории для проведения занятий лекционного типа, занятий семинарского типа, курсового проектирования (выполнения курсовых работ), групповых и индивидуальных консультаций, текущего контроля и промежуточной аттестации, а также помещения для самостоятельной работы и помещения для хранения и профилактического обслуживания учебного оборудования. Специальные помещения укомплектованы специализированной мебелью и техническими средствами обучения, служащими для представления учебной информации большой аудитории. Для проведения занятий лекционного типа предлагаются наборы демонстрационного оборудования и учебно-наглядных пособий, обеспечивающие тематические иллюстрации, соответствующие примерным программам дисциплин (модулей), рабочим учебным программам дисциплин (модулей). Помещения для самостоятельной работы обучающихся оснащены компьютерной техникой с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно - образовательную среду.

8. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ (МОДУЛЯ)
Обучающимся необходимо помнить, что качество полученного образования в немалой степени зависит от активной роли самого обучающегося в учебном процессе. Обучающийся должен быть нацелен на максимальное усвоение подаваемого лектором материала, после лекции и во время специально организуемых индивидуальных встреч он может задать лектору интересующие его вопросы. Лекционные занятия составляют основу теоретического обучения и должны давать систематизированные основы знаний по дисциплине, раскрывать состояние и перспективы развития соответствующей области науки, концентрировать внимание обучающихся на наиболее сложных и узловых вопросах, стимулировать их активную познавательную деятельность и способствовать формированию творческого мышления. Главная задача лекционного курса - сформировать у обучающихся системное представление об изучаемом предмете, обеспечить усвоение будущими специалистами основополагающего учебного материала, принципов и закономерностей развития соответствующей научно-практической области, а также методов применения полученных знаний, умений и навыков. Основные функции лекций: 1. Познавательная-обучающая; 2. Развивающая; 3. Ориентирующе-направляющая; 4. Активизирующая; 5. Воспитательная; 6. Организующая; 7. информационная. Выполнение практических заданий служит важным связующим звеном между теоретическим освоением данной дисциплины и применением ее положений на практике. Они способствуют развитию самостоятельности обучающихся, более активному освоению учебного материала, являются важной предпосылкой формирования профессиональных качеств будущих специалистов. Проведение практических занятий не сводится только к органическому дополнению лекционных курсов и самостоятельной работы обучающихся. Их вместе с тем следует рассматривать как важное средство проверки усвоения обучающимися тех или иных положений, даваемых на лекции, а также рекомендуемой для изучения литературы; как форма текущего контроля за отношением обучающихся к учебе, за уровнем их знаний, а следовательно, и как один из важных каналов для своевременного подтягивания отстающих обучающихся. При подготовке важны не только серьезная теоретическая подготовка, но и умение ориентироваться в разнообразных практических ситуациях, ежедневно возникающих в его деятельности. Этому способствует форма обучения в виде практических занятий. Задачи практических занятий: закрепление и углубление знаний, полученных на лекциях и приобретенных в процессе самостоятельной работы с учебной литературой, формирование у обучающихся умений и навыков работы с исходными данными, научной литературой и специальными документами. Практическому занятию должно предшествовать ознакомление с лекцией на соответствующую тему и литературой, указанной в плане этих занятий. При проведении учебных занятий обеспечиваются развитие у обучающихся навыков командной работы, межличностной коммуникации, принятия решений, лидерских качеств (включая при необходимости проведение интерактивных лекций,

групповых дискуссий, ролевых игр, тренингов, анализ ситуаций и имитационных моделей, преподавание дисциплин (модулей) в форме курсов, составленных на основе результатов научных исследований, проводимых организацией, в том числе с учетом региональных особенностей профессиональной деятельности выпускников и потребностей работодателей). Самостоятельная работа может быть успешной при определенных условиях, которые необходимо организовать. Ее правильная организация, включающая технологии отбора целей, содержания, конструирования заданий и организацию контроля, систематичность самостоятельных учебных занятий, целесообразное планирование рабочего времени позволяет привить студентам умения и навыки в овладении, изучении, усвоении и систематизации приобретаемых знаний в процессе обучения, привить навыки повышения профессионального уровня в течение всей трудовой деятельности.

Для контроля знаний студентов по данной дисциплине необходимо проводить оперативный, рубежный и итоговый контроль.

Оперативный контроль осуществляется путем проведения опросов студентов на семинарских занятиях, проверки выполнения практических заданий, а также учета вовлеченности (активности) студентов при обсуждении мини-докладов, организации ролевых игр и т.п.

Контроль за самостоятельной работой студентов по курсу осуществляется в двух формах: текущий контроль и итоговый. Рубежный контроль (аттестация) подразумевает проведение тестирования по пройденным разделам курса. В тестирование могут быть включены темы, предложенные студентам для самостоятельной подготовки, а также практические задания.